



**Силабус навчальної дисципліни  
«ЦИФРОВІ ІНТЕГРАЛЬНІ СХЕМИ»**

**Спеціальність: 153 Мікро та наносистемна техніка  
Галузь знань: 15 Автоматизація та приладобудування**

<b>Рівень вищої освіти</b>	бакалавр
<b>Статус дисципліни</b>	Навчальна дисципліна вибіркового компонента з фахового переліку
<b>Семестр</b>	Осінній
<b>Обсяг дисципліни, кредити ЄКТС/години</b>	3/90
<b>Мова викладання</b>	Українська, англійська
<b>Що буде вивчатися (предмет вивчення)</b>	Схемотехнічні рішення, використовувані в сучасних цифрових інтегральних схемах; принципи роботи, характеристики та параметри цифрових інтегральних схем; сучасні методи моделювання та проектування цифрових мікросхем.
<b>Чому це цікаво/треба вивчати (мета)</b>	Основна мета викладання дисципліни «Цифрові інтегральні схеми» - вивчення студентами схемотехніки цифрових інтегральних мікросхем, методів їх моделювання, проектування та застосування в електронній апаратурі.
<b>Чому можна навчитися (результати навчання)</b>	Самостійно розробляти та застосовувати цифрові інтегральні мікросхеми для вирішення інженерних задач при створенні вузлів електронної апаратури та функціональних вузлів обчислювальної техніки; використовувати комп'ютерні програми при проведенні схемотехнічного аналізу та синтезу цифрових мікросхем, оцінювати області застосування та режими експлуатації цифрових інтегральних мікросхем.
<b>Як можна користуватися набутими знаннями і уміннями (компетентності)</b>	В результаті вивчення дисципліни студент повинен знати та вміти використовувати: основні схемотехнічні рішення, які застосовуються в сучасних цифрових мікросхемах; фізичні принципи роботи, характеристики та параметри цифрових інтегральних мікросхем; сучасні методи розрахунку та моделювання цифрових мікросхем та їх основних характеристик; довідкові дані для вибору цифрових інтегральних мікросхем для розробки електронної техніки.
<b>Навчальна логістика</b>	<b>Зміст дисципліни:</b> Властивості та визначення цифрових інтегральних мікросхем. КМОН логіка, МОН транзистори, моделі перемикачів. Виготовлення, розташування та правила дизайну КМОН інтегральних схем. Моделі МОН транзисторів. Масштабування МОН транзисторів та ефекти короткого каналу. Схеми логічних вентилів в КМОН технології. Логічні сім'ї в КМОН технології. Транзисторно-транзисторна логіка Шоттки (ШТТЛ). Емітерно-пов'язана логіка (ЕЗЛ). Бістабільні схеми в КМОН, ШТТЛ і ЕЗЛ технологіях. <b>Види занять:</b> Лекції, лабораторні роботи <b>Методи навчання:</b> Наочні, практичні, індуктивні та дедуктивні, стимулювання й релаксація, контроль і оцінка. <b>Форми навчання:</b> Групові, індивідуальні, фронтальні, колективні, аудиторні та поза аудиторні.
<b>Пререквізити</b>	Фізика, Теорія електричних кіл, Аналогова електроніка

<b>Пореквізити</b>	Основи конструювання електронних пристроїв, мікроконтролерні системи, електронні системи
<b>Інформаційне забезпечення з репозитарію та фонду НТБ НАУ</b>	<a href="https://www.academia.edu/31420183/Digital_integrated_circuits_a_design_perspective_by_jan_m_rabaey">https://www.academia.edu/31420183/Digital_integrated_circuits_a_design_perspective_by_jan_m_rabaey</a>
<b>Локація та матеріально-технічне забезпечення</b>	На кафедрі є усі необхідні сучасні цифрові вимірювальні прилади й компоненти, а також ліцензійні програми для проектування та аналізу інтегральних схем
<b>Семестровий контроль, екзаменаційна методика</b>	Два модуля та екзамен
<b>Кафедра</b>	Електроніки, робототехніки та технологій моніторингу й інтернету речей
<b>Факультет</b>	ФАЕТ
<b>Викладач(і)</b>	 <p><b>ПІБ</b> Уланський Володимир Васильович  <b>Посада:</b> професор  <b>Вчений ступінь:</b> д.т.н.  <b>Профайл викладача:</b>  <a href="http://kafelec.nau.edu.ua/sklad_ulansky-ukr.html">http://kafelec.nau.edu.ua/sklad_ulansky-ukr.html</a>  <b>Тел.:</b> 0632754982  <b>E-mail:</b> vladimir_ulansky@nau.edu.ua</p> <p><b>Робоче місце:</b> 3.406</p>
<b>Оригінальність навчальної дисципліни</b>	Курс цифрових інтегральних схем викладається у багатьох провідних зарубіжних і вітчизняних університетах
<b>Лінк на дисципліну</b>	<a href="https://classroom.google.com/c/MTIwOTIxMzcxODE1">https://classroom.google.com/c/MTIwOTIxMzcxODE1</a>

Розробник  
Завідувач кафедри

В. Уланський  
Ф. Яновський